# This Page Is Inserted by IFW Operations and is not a part of the Official Record

## BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

## IMAGES ARE BEST AVAILABLE COPY.

As rescanning documents will not correct images, please do not report the images to the Image Problem Mailbox.

(19)日本国特許庁 (JP)

### (12) 公開特許公報(A)

(11)特許出版公開委号 特開2000-150765 (P2000-150765A)

(43)公開日 平成12年5月30日(2000.5.30)

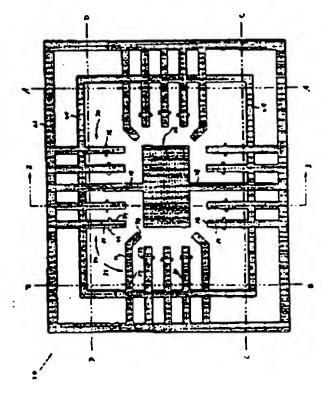
(51) Int.CL'	裁別配号	FI		5-₹3-ト゚( <b>参</b> 奪) ゼ			
HOIL 23/50		HOIL 23	23/50				
HOLL WIS				!	Н		
					R		
23/12		23/28 23/12			A F		
23/28							
				副東項の数32	36	(全 19 頁)	
(21)出蘇番号	<b>韓藤平(1−325884</b>	(71)出職人	599162185				
Ant A Productor . A			アムコー	ール テクノロ	ジー、1	「ンコーポレ	
(22)出議日	平成11年10月12日(1989.10.12)		ーチッド				
		アメリカ台衆国 アリゾナ州			85248 -		
(31) 每供集中要条件	09/176, 614		1604,	チャンドラー。	サウス	ブライス	
(32)優先日	平成10年10月21日(1998.10.21)		א –ם	1900			
(33)優先權主簽国		(71) 出單人	5991609	<b>96</b> 5			
			アナム セミコンダクタ, インコーボレー				
			テッド				
			韓国 ソウル 133-120, スンドンーク.				
			スンス	2ーガ 280-	- 8		
		(74)代理人	100065	916			
			并理士	内原 音			
						最終質に続く	

(54) 【発明の名称】 年時体集積回路プラスチックパッケージ、およびそのパッケージの製造のための超小型リードフレームおよび製造方法

(57)【要約】

(修正有)

【課題】 半導体集積回路の改良型プラスチックパッケージとその製法ならびにそのためのリートフレーム。 【解決方法】 パッケージはダイ、ダイパッド、ボンティングワイヤと討止材とからなる。金属リードフレーム 20のダイパッド22 およびリード30の下側表面はエッチングにより階段状のプロフィルを形成し、ダイパッド リードの凹んだ面を封止材で満たし、リードフレームがパッケージ本体から垂直方向に引き抜かれないようにする。またリードに耳部36を設け パッケージ本体からリートが水平方向に引き抜かれないようにする。



【特許請求の範囲】

【請求項 】】半導体集積回路デバイス用のパッケージで あって、

実質的に平面状の第1の表面と、この年1の表面の反対 側にある実質的に平面状の第2の表面と、前記第1の表 面の反対側の前記第2の表面の風味部で垂直方向に前記 第1の表面もよび前記第2の表面の間にある実質的に平 面状の第3の表面とを育する全属のダイバットと 前記ダイパッドの前記第1の表面に配置した半導体集積 回路デバイスと

実體的に平面状の第1の表面と、この第1の表面の反対 側にある実質的に平面状の第2の表面と、前記第1の表 面の反対側の前記第2の表面の国縁即で垂直方向に前記 第1の表面および前記第2の表面の間にある実質的に平 面状の第3の表面とを各々が有する複数の全属リート

前記半導体集債回路テバイスに設けてある導電性バット と前記金属リードの前記率1の表面との間をそれぞれ後 続する複数の導体と、

の前記第3の表面を殺し、 バッケージ本体を形成するエ ンキャプスレーション材とを含み、転記金属リードの前 記事2の表面が前記パッケージの第1の外側表面で露出 し、前記金篇リードの前記第1の表面が前記ダイバット の新記第1の平面と同一の水平面内またはその水平面以 下にあるパッケージ。

【論求導2】前記ダイパットの前記率1の表面が前記金 展リードの前記第1の表面と同一の水平面内にあり、前 記ダイパットの前記第2の表面が前記パッケーンの前記 第1の外側表面で露出している請求項1記載のバッケー 30 一状に配置されている請求項1記載のバッケージ。

【籍本事3】前記全席リートの前記第2の表面が円形の 四峰を有する請求項2記数のパッケーン。

【錦木事4】前記金属リートの前記第2の表面が長方形 の周峰を有する請求事2記数のパッケージ。

【論水項5】前記パッケージの前記第1の外側表面が周 辺郎を有し、前記金属リードの全部または複数の一部が その周辺部にある請求事2記載のバッケージ。

【請求事6】前記パッケーシの前記率 1 の外側査面が回 辺郎を育し、前記全席リードの全部または複数の一部の 40 前記第2の表面が前記回辺却の内側にあって前記エンキ ャプスレーション材を前記周辺部と前記金属リートの名 7の前記第2の表面との間に盛めるようにする語志項で 記載のパッケージ。

【錦水填7】前記周辺部の内側に第2の表面を各々が有 する前紀金属リードが前記金属リートの前記第1の表面 の反対側に実質的に平面状の第4の表面。すなわち垂直 方向には前記金属リートの前記第1の表面と前記集との 表面との間にあり横方向には前記全属リートの前記録さ の表面と前記り、ケーシの前記第1の母側条面の前記回。 56、前記マレームの内側に配置されて前記フレームの接続さ

辺部との間にある第4の表面を有する語水項も記載のパ ッケージ。

【請水事8】前記パッケーシが風縁側部を有し、それら 国韓側部から延びる第1の部分を複数の前記全国リート が有する請求項2記載のバッケージ。

【請求項9】前記全局リートの前記第1の部分が上向さ に曲げてある請求事を記載のパッケーン。

【請求項】ロ】前記タイパットの前記年1の表面が周珠 部を有し、前記半導体集員回路テバイスが前記ダイバッ 10 上の前記回縁部を絶えて延びる請求項1記載のバッケー

【請求項】】】新記半導体集積回路テバイスが前記金属 リードの一部を絶えて延びる請求事 1 O 記載のバッケー

【請求項12】前記パッケージが周線側部辺を有し、前 記半導体集積回路デバイスの側部辺が前記周線側部辺よ りも約0. 1ミリメートル以下内側にある請求項)1記 蚊のバッケージ。

【請求項】3)前記半導体集積回路テバイスの第1の側 **前記ダイパットの前記第3の表面および前記全属リート 10 部辺。すなわち前記パッケージの周韓側部辺から約**0. 6ミリメートル内側の第1の側部辺の近傍の海電性バッ 上に導体を接続した技术項11記載のバッケーシ。 【請求事】4】厚さが約0、50ミリメートル以下の請 求項2記載のバッケージ。

> 【請求導15】前記金鷹リードの前記第1の表面と前記 第3の表面との間の垂直方向の距離が厠記金属リートの 前記第1の表面と前記第2の表面との間の垂直方向の距 館の約50%である請求項2記載のバッケージ。

【請求事1-6-】前記金属リートの前記第2の表面がアレニ

【請求項17】前記金属リートの複数の一部が損方向曲 け部を含む請求項2記載のバッケーン。

【箱木事】8】前記全属リートの複数の一部が慎方向曲 け部を含む請求項 1 () 記数のパッケーン。

【請求事19】朝記ダイバットの前記事1の表面が周縁 都を有し、前記半導体集積回路テパイスが前記ダイパッ 上の前記回検部を越えて延びる請求項17記載のバッケ

【請求項20】新記半導体集積回路テバイスが耐記金属 リートの一部を絶えて延びる請求項19記載のバッケー

【請求項21】新記金属リートの前記等2の表面がテレ 一体は配置されていて円形の回縁部を有し、それら全局 リートの複数の一部が構方向曲げ部を含む請求模10記 飲のバッケーン。

【請木事22】エンキャブスレーションを鈍した半導体 集積回路パッケーシの製造のための金属リートフレーム てあって、

切り格で可能な金属フレームと

3/3/03 9 32 Al-

ね、実質的に平面状の第1の表面と、この第1の表面の 反対側にある実質的に平面状の第2の表面と、前記第1 の表面の反対側の前記第2の表面の周峰部で垂直方向に 前記第1の表面および前記第2の表面の間にある実質的 に平面状の第3の表面とを有する全質のタイパットと、 前記プレームから前記ダイバットに向かってそのダイバ ッドと接触することなくそれぞれ延び 実質的に平面状 の第1の表面と この第1の表面の反対側にある実質的 に平面状の第2の表面と「前記第1の表面の反対側にあ り垂直方向には前紀第1の表面および第2の表面の間に 16 ある実質的に平面状の第3の表面とを各々が合む複数の 金属リードとを含む金属リートフレーム。

【請求事23】エンキャブスレーションを飽した複数の 半導体集積回路パッケージを同時並行的に製造するため のパターニングすみの金属条片であって、

複数の相互接続した切り捨て可能なマトリクス状の複数 の金属フレームと、

前記フレームの各々の内側に配置されてそのフレームに 接続され、各々が実質的に平面状の第1の表面と この 第1の表面の反対側にある実質的に平面状の第2の表面 20 と、前記第1の表面の反対側の前記率2の表面の風縁部 で最直方向に前記算1の表面および前記第2の表面の関 にある実質的に平面状の第3の表面とを有する金属のグ イバッドと、

前記フレームの各々から前記ダイバットに向かってその フレームの中でそのダイバッドと接触することなくそれ ぞれ延び、実質的に平面状の第1の表面と、この第1の 表面の反対側にある実質的に平面状の第2の表面と、前 起第1の表面の反対側にあり垂直方向には前起第1の表 表面とを含む複数の全属リードとを含むパターニングす みの金属条片。

【請水理24】半導体集横回路テバイスのためのハッケ ージを製造する方法であって、

リードフレーム。すなわち切り捨て可能な全属のフレー ムと、そのフレームの内側にあってそのフレームに接続 された金属のダイパッドであって実質的に平面状の第1 の表面と、この第1の表面の反対側にある実質的に平面 状の第2の表面と、前記第1の表面の反対側の前記第2 第2の表面の間にある第3の表面とを含むダイバットと を有するリードフレームであって、前記アレームから前 記タイパットに向かって前記タイパットに接触すること なくそれぞれ延び、実質的に平面状の第1の表面と、こ の第1の表面の反対側にある実質的に平面状の第2の表 面と、前記第1の表面の反対側の前記第2の表面の周線 部で垂直方向に前記算1の表面および零さの表面の間に ある実質的に平面状の第3の表面とを各ヶが有する複数 の金属のリートを含むリートフレームを準備する過程

半導体集積回路テバイスを前記タイパットの前記第1の 表面に戴屈する過程と、

前記半導体集積回路テバイス上の複数のポンティングパー ットの一つを前記リートの各々の前記年上の表面に電気 的に接続する過程と、

前記半導体集積回路テハイス。前記ダイバットおよび前 記り一上の前記集上の表面および前記タイパットおよび 前記リートの前記録さの秀菌を覆い前記リートの前記築 この表面を露出させるようにエンキャプスレーション(1 を食布する過程と、

前記エンキャプスレーション材を硬化させる過程と、 前記ダイバッドおよび前記リートを前記フレームから切 り離し、パッケージ完成品を前記リートフレームから切 り難し、前記リートの前記集1の表面を前記タイパット の前記第1の表面と同じ十平面内またはその水平面より も低い平面内に位置つける過程とを含む方法。

【請求項25】前記エンキャプスレーション材が配記タ イパットの前記第2の表面を露出させるように また前 紀タイパットの前記第1の表面を前記パッケーンの前記 リートの前記第1の表面と同じ水平面内に位置つけるよ うに盆布される請求項24記載の方法。

【箱水項26】前記ダイバットおよび前記リートの電出 した前記第2の表面を前記エンキャプスレーション材の **塗布役で前記切削しの前に左属でメッキする過程をさら** に含む請求項25記載の方法。

【請求事27】前記リードの切断を 切断後の前記リー 手の各々の第1の部分が前記エンキャプスレーションは の外側に延びるように行う詰求事25記載の方法。

【請求事2787】前記リードの前記第二の部分を前記パンニ 面および第2の表面の間にある実質的に平面状の第3の。30 ケージ本体の前記第1の表面に対して上向きに曲げる進 程をさらに台む請求事27記載の方法。

【請水車29)控数の半導体集積回路テバイスバッケー シを同時並行的に製造する方法であって、

パターエングすみの金属条片。すなわち複数の使い様で 可能な相互接続すみのマトリクス配列の金属フレームを 合むパターニングずみの至属条片であって、前記フレー ムの各々の内側にあってそのフレームに接続され 実質 的に平面状の第1の表面と、この第1の表面の反対側に ある実質的に平面状の第2の表面と - 前記第1の表面の の表面の周縁部で垂直方向に前記第1の表面および前記 40 反対側の前記第2の表面の周縁部で垂直方向に前記第1 の表面および前記第2の表面の間にある第3の表面とを 各々が台む全国のタイパットを有するとともに 「新記) レームの名々からそのフレームの前記タイパットに向か って前記タイパットに接触することなくそれぞれ延び 実験的に平面状の第1の表面と、この第1の表面の反対 側にある実質的に平面状の第2の表面と、前記第1の表 面の反対側の前記第2の表面の周縁部で重直方向に前記 第1の表面および第2の表面の間にある実質的に平面状 の軍3の表面とを各っか有する複数の全属のリートを再 30 するハマーム。とすみの底隔条片を準備する過程と

3/3/03 9 33 4

前記半導体集積回路テバイスの各々の上の複数のホンティングパットの一つをその半導体集積回路テバイスと同一のフレーム内の一つのリートの前記第1の表面に電気的に接続する過程と、

前記半導体集機回路デバイス。前記タイパットおよび前記リードの前記第1の表面および前記ダイパットおよび前記リートの前記第3の表面を覆い前記リートの前記第2の表面を露出させるようにエンキャブスレーンラン様を始布する過程と、

前記エンキャプスレーションはを硬化させる過程と、 前記ダイパッドおよび前記リートを前記フレームからそれぞれ切り難し 複数のパッケージ完成品を前記金属条 片から切り難し 前記パッケージの各々の前記リートの 前記集1の表面を前記ダイパットの前記第1の表面と同じ水平面内またはその水平面よりも低い平面内に位置づける過程とを含む方法。

【論求項30】前記エンキャプスレーション材が何記タ イパッドの前記第2の表面を露出させるように また前 記ダイパッドの前記第1の表面を開記バッケージの前記 リートの前記第1の表面と同じ水平面内に位置づけるよ 20 ーション材などがある。 うに推布される請求項29記載の方法。 【①003】リードフレ

【請求項31】半導体集長回路パッケーシを製造するための金属リードフレームを製造する方法であって 金属階板を準備する過程と

阿記金属海板の所定部分を除去して、フレームとそのフレーム内にあってそのフレームに接続されているダイバッド、すなわち実質的に平面状の第1の表面とその反対例の実質的に平面状の第2の表面とを含むダイバッド

と、腕紀フレームから前記第パットに向かってそのダイ パッドに接触することなくそれぞれ延び各々が実質的に 30 平面状の第1の表面およびその反対側の実質的に平面状 の第2の表面を含む複数のリートとを含むリートフレー ムを形成する過程と、

前記リードフレームの前記タイパットおよびリートの一方の側の所定の部分にパターニングずみのフェトレジストマスクを建布する過程と

前記ダイパッドおよびリートの一部を化学的にエッチングして前記ダイパッドおよびリートのマスクなしの部分を除去し前記タイパットおよび前記リートの各々に実質的に平面状の第3の表面。すなわら前記タイパットの前記第2の表面の反対側にあり前記タイパットの前記第2の表面との間にある前記タイパットの事3の表面との間にある前記タイパットの事3の表面。および前記リートの各々の前記第1の表面の反対側にあって垂直方向に前記リートの前記第1の表面と前記リートの前記第2の表面との間にある前記リートの第3の表面を形成する過程とを含む方法。

【請求項32】前記除去する過程がパターニングすみの フォトレジストマスクを前記全居海豚に坐吊する過程

と、前記全居再根を化学的にエッチングして前記主席簿。50、かって、より小さくより信頼性の高いプラスチャグバッ

板の所望の部分を除去する過程とを含む請求項3)記載 の方法。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は半導体集積回路タイプすなわら半導体集積回路チップのための改良型プラスチックバッケージ、およびこの種のバッケーンを製造するための方法およびリートフレームに関する。 【0002】

10 【発明が解決しようとする課題】半導体集積回路チップは 有害な環境からの保護および集積回路・EIP開配規回路等数間の電気的相互接続のために ブラスチックパッケージに通常密封する。この極のパッケージの構成要素としては、金属リードフレーム、半導体集積回路チップ・その半導体集積回路チップをリートフレームに付着させる結合材 半導体集積回路チップ上のコンタクトパットをリートフレームの個々のリートに電気的に接続するポンディングワイヤおよびこれら素子を覆ってパッケーン外被を形成する硬質プラスチックのエンキャプスレーション材などがある。

【0003】リードフレームはこの種のパッケーシの中心的な支持構成物である。リートフレームの一部はパッケージの内側にあり、プラスチックのエンキャプスレーション材に完全に取り割まれている。リートアレームのリートの一部はパッケージから外部に延びてパッケーシの外部接続に用いられる。

【10004】個用のプラスチック集機回路パッケージおよびリードフレームに関するさらに終しい背景像部はニューヨーク州ニッ一ヨーク市フィフスアグェニュー114 4所在のVan Nostrand Reinhold 社1989年発行のR. TummalaおよびE. R ymaszewski共順の専門者「Microele ctionic Packaging Handboo kjの第8章に記載されている。

【0005】従来のプラスチックパッケージの問題点は、内部のリードフレームのためにパッケージの小型化が制限されることである。Rocheはか名級の米国特許第4、530、142号およびCastro名級の米国特許第5、172、213号に記載されているとおり、当業者はリートフレーム除去によるパッケーン小型化を試みたが、それらパッケーシは多数の欠点を伴う。上記米国特許第4、530、142号記載のパッケージのコンタクトは直交の側面を有する。したかって、コンタクトがエンキャプスレーション材から容易に引きはかされてパッケーンの体質性が低下する。上記米国特許多5、172、213号記載のパッケーシは集積回路チップ上のパットから上方に垂直に延びる曲げリートを備える。このようなリートをパッケージ内に含むのて製造った。たのようなリートをパッケージ内に含むのて製造った。たのようなリートをパッケージ内に含むのて製造った。たのようなリートをパッケージ内に含むので製造のパッケージ内に含むので製造のパッケージ内に含むので製造のパッケージ内に含むので製造のパッケージ内に含むので製造った。このようなリートをパッケージ内に含むので製造のパッケージの小型化が阻塞される。したのように、より小さくより信頼性の高いプラスチックにある。

ケージが必要である。

[0006]

【課題を解決するための手段】この発明は半導体集積回 路チップを収容する改良型プラスチックパッケーン、お よびそのパッケージの製造のためのリートフレームおよ び方法にある。この発明の一つの実知例による組立て方 法における工程)では全国リートフレームを準備する。 そのリートフレームは切り捨て式の長方形のフレームを 含む。ダイバットをそのフレームの中に設けてあり、そ のフレームに接続してある。フレームから横方向に捏故 10 のリードがダイバッドとの接触なしにダイバッド方向に 延びている。

【0007】リードフレームのダイバットは長方形の田 辺を有する。ダイパッドは水平な第1の表面を有し、パ ッケージ組立ての際にその上にダイを載せる。この第1 の表面の反対側には実質的に平面状の中央部の第2の表 面があり、周辺部の第2の表面がある。この第3の表面 は第2の表面の風味にあり 第2の表面から垂直方向に 凹んでいて、ダイバッドの下側表面が階段状のブロフィ キャプスレーション材がダイバットの上記の凹んだ第3 の表面の下側を進たしているがダイバットの第2の表面 は復っていない。ダイバットの第3の表面の下のエンキ ャプスレーション材はダイバットがバッケージから垂直 方向に引っ張られるのを防止する。

【0008】 るリードは第1の表面と この第1の表面 の反対側の第2の表面と、同様に第1の表面の反対側で 第2の表面の近傍の第3の表面とを備える。第2の表面 は長方形または円形の回線を有する。第3の表面は階段 状プロフィールのリードの下側表面に至る第2の表面か 30 **与垂直に凹んでいる。パッケージ完成品ではリートの第** 3の表面の下をエンキャプスレーション材が満たしてい るが、リードの第2の表面を覆ってはいない。リートの 第2の表面はLCCパッケーシの場合と同様にパッケー ジの外部接続のためのコンタクトとして、または半田は の機能のためのランドとして作用する。リードの第3の 表面の下のエンキャプスレーション村はリードがパッケ ージから垂直に引っ張られるのを防止する。

【りり(19】リートフレームは色いた金属条片から2工 程型式エッチングにより形成する。第1のエッチングエー40 程は金属条片をエッチングで貫通する片面または両面エ ッチングであって、それによって、リートフレームの所 望の全体パターンを全居条片に転写する。第2のエッチ ング工程はダイの周辺およびリートの所定部分をエッチ ングする工程である。 第2のエッチング工程はダイバッ ドおよびリードの厚さの一部をエッチングし、それによ って上述の垂直方向に凹んだ平面状または実質的に平面 状の第3の表面をタイパットおよびリートに形成する。

【0010】工程なてはタイパットの上側の第1平面の 上に半導体集構回路を載せる。用他に応じて、タッの面であっぱ。 バッケーンをチップと同号の大きさにすることもで

横はダイバットの第1の表面の面積よりも小さくする か、またはダイバットの風味部からタイかはみ出すよう に大きくしても差し支えない。

[0011] 工程3はダイのポンティングパットの各っ と各リートの第1の表面との間をポンティングワイヤま たは同等の導体で電気的に接続する。ホンティングワイ 十の接続を受けるリート部分は、例えば娘、金その他の 全属でメッキしておく。

【りり12】工程4はタイおよびリートフレームの上向 さの第1の表面に高钴性の結合性エンキャプスレーショ ン村を供給する。この工程のあとエンキャプスレーショ 2. 村は硬化する。このエンキャプスレーション村は、ア イーポンティングワイヤーリートの第1の表面 ダイパ ットおよびリートの第3の表面、およひダイをよびリー 下の側面を凝り。タイパットおよびサートの第2の表面 はエンキャプスレーション材には覆われず、バッケーシ 下側外表面で露出している。

【りり13】工程5においては、ダイバットおよびリー ドの舞出した第2の表面などのリートフレーム舞出表面 一ルを示すようにしてある。パッケーシ充成品ではエン 20 を 鋼、金、鉛-亜鉛半田、縄、ニッケル、パラシウム ほか半田付け可能な金属で半田付けする。用途およびり ードフレーム材料によっては、工程5は省略できる。 【0014】工程6において、パッケージ完成品をエン キャプスレーションずみのリートフレームから切り触 す。より詳細に述べると、工程6はリードフレームの切 り捨て可能部分を除去する。すなわち 長方形リートフ レームなどのリードフレーム切り捨て可能部分をダイバ ッドおよびリードなとリートプレームの都品構成部分か 一ら切り離す。 工程4 におけるエンキャプスレーションの 方法によっては 工程6でエンキャプスレーション材を 切ってパッケーンの周辺を形成する。

【0015】工程6はリートフレームからリートを切断 する。この切断はダムバーの内側で行う。切断の場所に 応して、切断すみのリートの建都がバッケージの側部が ら慎方向に延びる。工程6またはその後続の工程に、パ ッケージ側部で上記切断リードの突出機能を上に曲げて リート雑都がパッケージ下側外面におよびリードのエン キャプスレーション部分に傾斜角を成すようにする曲げ 工程を含めることもてきる。 パッケージを印刷配線基板 - に半田付けする際に、バッケージ下側外面に露出したり ート水平都たけてなく切断リートの上向き曲げ搖邸にも 半田を付けて、半田接続を務めるのである。 バッケージ の子側表面は、バッケーン子面中心にあるタイパットの 第2の表面、リートの第2の表面およびバッケージの下 面の残余部分を形成しタイパットもよびリートを互いに 分離する硬化すみのエンキャプスレーション材を含む。 【0.0.1.6 】この発明のバッケージは多数の利点を確 え、大島カデバイスやアナログデバイスなど多数の用途 に有用である。このパッケージは小型化できる。例え

きる。また、バッケージをごく薄くすることもできる。 この発明によると、厚さり、5ミリメートル以下のバッ ケージも製造できる。さらに、リードをダイのごく近傍 に配置してポンティングワイヤの長さを最小にすること がてさる。ダイハットの露出した第2の表面を ハッケ ージ治却に備えて半田で印刷配線差板に結合することも てきる.

【0017】上述のリートフレーム バッケーンおよひ 組立て方法の多数の変形をこの明細書に記載するか。こ れらはいずれもこの発明の一部を構成するものである。 例えば、一つの代替的組立て方法では複数のパッケージ の同時並行的製造を可能にするリードフレームを用い る.

#### [0018]

【発明の実施の形態】図1はこの発明による半導体集積 回路テバイスバッケージ組立て方法の流れ図である。図 5は図1の方法で製造可能なこの発明によるパッケージ の実施例を示す。

【0019】図1の工程1において金属フレームを準備 図である。リードフレーム20の金属部分をそれら金属 部分以外の空間から区別するように図2(ほかの図も同 じ)では陰影を付けて見やすくしてある。

【0020】図2のリートプレーム20は、用途に応じ て、銅、銅台糸 メッキ銅 メッキ銅合金、台糸37 (ニッケル37%、銀55%の台金) 絹メッキ鯛なと 慣用のリードフレーム台金で構成する。

【0021】図2のリードフレーム20は周辺部の長方 影タイパー21と中心寄りの長方形のダムバー2.9とを 備える(「長方形」が「方形」を含むことは当業者には 30 たは実質的に水平の表面を含む。 明らかであろう)。複数のリートフレーム20を全属条 片にエッチングで形成したもの(例えば図16年期)な ど代勧的実施例(図示してない)ではタイパー21を省 貼してリードフレーム圏辺却を除接リートフレーム間の 金属条片の一部で形成することもできる。 もう一つの代 着的実施例(図示してない)ではタイパー21とタイパ ー21・ダムバー29間リード部分とを省略して、リー ドフレーム外側フレームをダムパー29て構成すること してきる.

パー21に接続してある。タイパット22はタムパー2 9の内側にある。二つの技能線2.8がタイパット2.0で ダムハー29およびタイパー21に接続している。図1 の工程6では、接続線30をダムバー29の内側でリー ドフレーム20から切り降す。

【0023】タイパー21からダムパー2を経由てダイ パッド22の側面に向かって18本のリート30かタイ パッド22との接触なしに検方向に延びている。 召り一 ト30の第1の複都34はタイパット22の近傍に位置 する。図1の工程6において、名り一下はタムバーなら、切、部接続のために十分な大き点にある。集での楽面3では

とリート30の年1の締部34との間で切り難される。 代替の実施例(図示してない)では、リート30をタイ ハー21起点でなくダムバー39起点で設けることもで き またダムバー29 および ケイバー21 を複数の対称 配置条片で接続することもできる。

19

【0.024】図2に示したサートフレーム2ののサート **多りの位置もよび横方向経路は例示にすさない。これら** リートの数。位置および推方向経路は用途によって変わ る。この発明の利点は特定の半導体製機回路タイのする 10 デュングバットの故および位置に柔軟に対処するように 設計できることである。

[0025]図2の18本のリート30のうち14本は 直棟状である。 これちリードのうち4 本はタムバー29 とダイパット22との間に損方向曲げ部を含む。直接状 リート30の各片は、そのリート30の機側面から垂直 方向に突出したアンカー耳部36を有する。アンカー耳 都はほぼ長方形であり、隣接リートとうしの間で配置を 少しすらしてある。 バッケージ完成品ではこれらアンカ 一耳部3.6はパッケージのエンキャプスレーション材と する。図2はこの発明によるリートフレーム20の平面 20 絡み合い、パッケージ本体からリート30が水平方向に 引き抜かれることがないようにする。アンカー耳部の代 わりにリート30中の賞通乳または凹みをエンキャプス レーション材との絡みに用いることもできる。

【0 0 2 6】図 3 は図 2 の棟 3 - 3 で見たダムバー 2 9 の平行部は内のリートフレーム20の断面図である。 🤔 イバット22および二つの互いに相対するリート30分 示してある。図示したリート30の各部分はタムハー2 9のすぐ内閣から始まっている。 ダイバット22および リード3(1の両方の下側表面は垂直方向に凹んた水平ま

【0027】図3のダイバットででは平面状の上側の第 1の表面23 平面状の反対側の第2の表面24 および 平面状の間じく反対側の第3の表面25を含む。これら 表面と直交する第1の側部表面27か第3の表面25c 第2の表面24との間にある。第3の表面25は第2の 表面24から原さ「H1」だけ垂直方向に凹んている。 すなわち、第3の表面25は垂直方向には第1の表面2 3と第2の表面24との間に位置する。タイパット22 の中央部分は第1の表面23と第2の表面24との間の 【0022】長方形回縁を有するダイバット22をタイニ40。高さ「H」を有する。タイパット22の第3の先面25 は第2の表面24の国縁部にあり、一つの実施例ではこ の第2の表面24を取り四人ている。

【5 0 2 8 】図3のリート30の各々は平面状の第1の 表面31を含む、第1の表面31の反対側には平面状の 第2の表面32および平面状の第3の表面33かある。 第2の表面32はタムハー29から始まりタムハー29 の内側でタイパットなまに向かって少し延びる。この裏 範囲では、第2の表面32は長方形の周継を有する。第 2の表面の長さは用途によって変わるか。バッケーシの 第2の表面32とリート30のタイパット22近傍終塩 34との間で延びる。第3の表面33は第2の表面32 から深さ「Hi」だけ垂直方向に凹んでいる。すなわ ち、第3の表面33は垂直方向には第1の表面31と第 2の表面32との間に位置する。アンカー耳部36(図 示してない)がリード30の第3の面33近傍の傍方向 側部から垂直に延びている。

[0029] 図1の工程6では、リートフレーム20の エンキャプスレーションのあと、リート30をタムバー 29の内側で図2の直線A-A、B-B、C-Cおよび 10 D-D沿いに切り離す。この切断はリート30の第2の 表面32を含む部分で垂直方向に行う。パッケージ完成 品では、切断されたリード30の各々の第2の表面32 がパッケージを直接的または間径的に外部の印刷配接基 板に接続するパッケージコンタクトとして作用する。パ ッケージ完成品ではリート30の第3の表面33はエン キャプスレーション材で覆われ、したかってパッケージ 本体の内側にある(図5)。

【0030】図3のリードフレーム20のダイバッド2 O. 15万至O. 50ミリメートル 凍さ「H1」の数 値例としては約り、075乃至0、25ミリメートルが 挙げられる。ダイパッド22の水平方向インテント 【型」の数値例としては約0.025万至0.25ミリ メートルが挙げられる(これらの数値は図中「H」「H 1」「V」で示した部分にも適合する)。 百分比でいう と、「H1」の値は「H」の値、すなわち第1の表面2 3 および 3 1 と第2 の表面 2 4 および 3 2 との間の距離 「H」の33%乃至75%の範囲または約50%であ る。実際の数値は用途によって変動する。

【0031】図2のリードフレーム20は色取り全居条 片から湿式エッチングによって形成する。周知の通り、 化学的エッチング (化学的ミリング) は、フォトリング **ラフィ、フォトレジストーおよび全国溶解液状化率物質** を用いて金属条片にパターンをエッチングで形成するブ ロセスである。通常は、ますフォトレジスト層をその金 属条件の片面または両面に付着させる。次に、そのフェ トレジスト層を所望のパターンのマスクを達して露光す る。そのフォトレジスト艦を現像して硬化させ、パター ニングしたフォトレジストマスクを形成する。次に、こ 40 のマスク形成すみの条片の片面または両面に化字物質を 吹き付けその他の方法で作用させる。金属条片の露出部 分はエッチングで辞去され、金属条件には所望のパター ンが残る。

[0032] 図2および図3 (図9 図13,図15お よび図16も同様)のリートフレーム20を形成するの に二段階エッチング処理を用いる。第1のエッチング工 程では、金属条片の平面状表面の片面または両面に付着 させたフォトレジストパターンにしたかってその条片の 片面または両面がちェッチングを進める。この第十のエー切。間中は接地しており。

ッチング工程で、全居条片の踏部分を完全に除去し、図 2に例示したとおり、リートプレームの全体的なパター ンを形成する。次に、ダイバットの風味部およびリート の所望部分を第2のフォトレジストパターンで復わない まま露出させ、エッチング除去に適した状態にする。第 2のエッチング工程ではこの第2のフォトレシストバタ ーンにしたがって一方の側からリートフレームの厚さ方 向一部を除去する。この第2のエッチング工程で、図2 および図3のリートフレーム凹み面(すなわちタイパッ 122の第3の表面25およびリート30のダムバー2 9内側の第3の表面を影成する。 ダムバー29の内側で は 通常は接続牌28もこの第2のエッチング工程にか ける。ダイパッドおよびリードの新望部分の新望の厚み がエッチングで併去されると、この第2のエッチング工 程を止める。すなわち、この第2のエッチング工程はダ イバットもよびリートの所望の部分を厚さ方向に部分的 にエッチング除去する。第2のエッチング工程によるエ ッチングの落さは、タイパット22およびリート30を パッケーシ本体に留めるに十分な世のエンキャプスレー 2およびリード30の高さ「H」の数値例としては、約 20 ション材がダイバット22の第3の表面25およびリー ト30の第3の表面33の下を確れるようにする必要を 満たす鍵とする。通常は第2のエッチング工程でダイバ ットおよびリードの厚みの約5.0%を除去するが、この 値はダイパッドおよびリードの厚みの約33%乃至75 %の範囲で定められる。エッチング処理のはちつきのた めに 第3の表面25および33は平面状でなくほぼ平 面状になるに留まり、ダイバッド22およびリート30 のエッチングした側壁は9.0°でなく丸みを帯びた角部 -を伴うこともあろう。— ------ ---- ----

【0033】リードフレーム20の形成を、順送り打抜 さにより全体的パターンを形成する工程と、打抜さすみ リードフレームのダイバットおよびリードを上述の化学 的エッチングにより厚み方向に部分的に凹み表面を形成 するように許去する工程とによって行うこともてきる。 【101034】図1の工程2において半導体集積回路タイ 52をダイパッド22の第1の表面23の中央に飲せ る。バッド22へのダイ52の数配および付着は慣用の タイ付着マシンおよび催用のダイ付着エポキシによって 行うことがてきる。この工程2 およびそれ以降の租立て 工程の期間中は 図2のリードフレーム20を許電放電 に対するダイ保護のために接地しておく。

【0035】四1の工程3では、半導体集積回路タイち 2(図5) 上の個々のポンティングバットと個々のリー ト30の第1の表面31との間を導電性金属ホンティン クワイヤ54またはその同等物で最低的に接続する。第 1の表面31は全、駅、エッケル、バラジウム、倒その 他の全席でメッキすることもできる。図2のリートアレ ーム20は、鈴電飲電による半導体集積回路デバイスの 損傷を防ぐためにこのホンディングウィヤ接続工程の期

3/3/03 9 34 A1

[0036] 図1の工程4では、図2のリートフレーム 2.0に高枯性の粘着エンキャプスレーション材を入れ る。エンキャプスレーション材は半導体集積回路ダイ5 2、ポンディングワイヤ5 4、ダイバッド 2 2の偶方表 面26および27、ダイバット22の第1の表面23お よびダイ3の表面25、リード30の第1の表面31、 第3の表面33および側方表面を覆う(図5)。タイパ ッド22の第2の表面およびリート30の第2の表面3 2はエンキャプスレーション材には覆われてなく露出し たままである。代替的実施例では、ダイパット22をエー10 ション材で覆われない部分を、ED刷配算基板と両立性あ ンキャプスレーション工程のあいだ裏返しにして ダイ パット22の第2の表面24の下にエンキャブスレーシ ョン村の薄い磨が形成されるようにする。その実施例で は、ダイパッド22はパッケーシ本体の内部に全体が入 る。最後にエンキャプスレーション村を硬化させる。 【0037】図1の工程4を行うには用途に応じていく つかの方法がある。例えば 図1の工程4は慣用のブラ スチックモールド手法を用いて行うこともできる。その 手法では、図2のリードフレーム20を型の中におき、 図4に示すとおり、リードフレーム20の上に固体成型 20 のリードフレーム20の純視図である。この例では、エ エンキャプスレーション材プロックを形成する。このエ ンキャプスレーション材は慣用の手法を用いて導入した 惟用のプラスチックモールド材料である。このモールト 材料としては 日本の日東電工から市販されているモー ルド村日東MP-8000ANおよび住友から市販され ているモールド村EME7351UTなどが挙げられ る。モールド処理の円滑化のため、リードフレーム20 に個用のゲートを設けることもできる。型の側面は完成 品取出しを容易にするためにテーバー状にする。 【0038】工程4のモールト処理の代わりに工程4を 30 と 工程6はダムパー29の内側でリード30を切り離 液状エンキャプスレーション材の利用によって行うこと もできる。例えば、図2のリートフレーム20をまず水 平表面上におく。第2のステップとして、カリフォルニ ア州インダストリー所在のDexter-Hysol仕 市販のHYSOL4451エポキシなど慣用の硬化可能 な高粘性粘着材の互いに開発するピーズをリードフレー ム20に塗布して、ダイち2の周囲およびリード30の 少なくともダムバー29内側部分に関じた長方形のダム を形成する。第3のステップとして 140℃で1時間 加熱してそのビーズを硬化させる。第4のステップとし、40 て、HYSOL4451液状エンキャプスレーション材 などパッケージのエンキャプスレーションに適した慣用 の硬化可能な高粘性粘着料をビースの内側に並布してク ム内部の不完全なパッケージをエンキャプスレーション 材で覆うようにする。最後のステップとして、140℃ で1時間加熱してエンキャプスレーション材を硬化さ せ、リードフレーム20上にエンキャプスレーンコン材 の一つの固体プロックを形成する。この手法を工程4に 用いた場合は、工程6は億を用いてエンキャアスレージ

にリートフレームからパッケーシ充成品を切り離す。同 様のモールト処理およびそれに続く個によるリートフレ ーム・パッケージ切断工程は1998年6月24日提出 の米国特許出願第09/103、760号に記載されて おり ここに参照してその記載内容をこの明細書に組み 入れる。

[10139]図1の工程5では、図2のリートフレーム 20の締都分のうち、ダイバット22の第2の表面2 4 リート30の第2の表面32などエンキャプスレー る慣用のメッキ金属でメッキする。このメッキ金属の例 としては、用途に応じて至、ニッケル、パラジウム、イ ンコネル、鉛焊半田、タンタルなどが挙げられる。リー トフレーム21)の形成に用いた金属がメッキを要しない 全属またはメッキずみの全属である場合は工程5は省略 てきる。例えば、リードフレーム20形成用条片がニッ ケルバラジウムメッキを施した鋼である場合は、工程5 は省略する。

[1)14(1)図4は図1の工程1-工程5終了後の図2 程4にモールド処理を用いている。硬化したエンキャブ スレーション村のブロックがパッケージ本体51を形成 する。パッケージ本体51のテーパー付き側面55はタ ムバー29の内側にある。したがって、リート30の藁 出部分はパッケージ本体5 1の側面5 1 とダムパー2 9 との間で延びている。

【()()41】図1の工程6はエンキャプスレーションず みのリードフレーム20(図4)を図2の根A-A、B -B-C-CおよびD-Dで切断する。図2を参照する す (図3)。工程2も接続株3()をダムパー29の内側 で切り難す。最後に、工程6はパッケージ完成品をリー トプレーム20の切り捨て可能部分から切り触すことに よってパッケージ形成を充了する。

【0042】工程6はパンチ、紀または同等の真断装置 を用いて行う。例えば、パッケージ本体35が図5に示 すようなモールド体である場合はパンチまたは匿を用い る。パンチを用いる場合は、パッケージ完成品を単一の パンチ動作でリードフレーム20から切断する。パッケ ージを反転させて、ダムハー29の内側でリート30を パンチで切断する。切断の位置は、パッケージ側面5.5 から延びるリート30の切断部分が長さ零ミリメートル から例えばり、ちミリメートルの範囲に入るように変え ることができる。

【①①43】図5はこの発明によるパッケージ完成品が 0の断面図である。パッケージ充成品50は図2のリー トプレーム20で製造し、図4の状態からパンチで切り 難したものである。バッケージを0のバッケーシ本体を 1はモール上で形成してある。 バッケーシ5 0 は平面状 **ョン村を切断し、直交パッケーシ側面を形成するととも、50、で下側の角での美面もなどデーバ付き側面もちどを育す** 

【0044】図2のリートフレーム20から製造したパ ッケージ5 ()の構造と整合して、図5のパッケーン5 () のダイパッド22はほぼ平面状の上側の第1の表面23 を有する。ダイバット22のこの第1の表面23の反対 側には、ほぼ平面状の第2の表面24と同様にほぼ平面 状の周縁部の第3の表面25とがある。第3の表面25 は第2の表面22を取り回んでおりその第2の表面22 から垂直方向に深さ「H)」だけ凹んでいる。 第3の表 面25は垂進方向には第1の表面23と第2の表面24 10 との間に位置し、パッケージ本体51形成用のエンキャ プスレーション村で覆われている。第3の表面25の下 のエンキャプスレーション村はダイバット22がパッケ ージから垂底方向に引っ張られるのを防ぐ。第2の表面 22はパッケージ50の下側表面56て露出し、したが ってパッケージ50の下側の第2の表面56の一部を形 成する。代替的実施例では、ダイバット22はバッケー ジ本体の内部に完全に含まれる。

【0045】図5において、半導体棄領回路ダイ52は ダイバッド22の第1の表面23に付着させてある。ダー20 イ5 2のポンディングパット5 3の各々とリート30の 第1の表面との間をポンディングワイヤ54で接続す

【0046】図5のパッケージ50は複数のリード30 を含み、これらリートの各々は図2のリートフレーム2 ()から第2の表面32のダムバー29の内側の点で切り 難したものである。切り離されたリード30の配置と数 はパッケージ製造に用いたリードフレームおよび用途に 応じて変わる。例えば、図2の場合のようにリート3-0 には直接状のものも曲げ部を含むものもある。

【0.047】図2の場合と同様に、切り難しずみのリー ド30の各々はほぼ平面状の第1の表面31と その反 対側のほぼ平面状の第2の表面32と 同様に反対側の ほぼ平面状の第3の表面33とを含む。第3の表面33 はエンキャプスレーション村による被覆を受けるように 第2の表面32から深さ「H1」だけ垂直方向に凹んで いる。すなわち、第3の表面33は垂直方向には第1の 表面31と第2の表面32との間に位置する。リード3 ()の第2の表面32はエンキャプスレーション村には寝 われず、パッケージ50の下側表面56て糞出する。

【0048】図5において、リート30の第1の表面3 1のうちパッケージ本体51の内部にある部分はタイパ ッド22の第1の表面23と同じ水平面内になる。タイ パッド22をモールト内で上に上げた構造の代替の実施 例(図示してない)では、リート30の第1の表面31 のうちパッケージ本体5~の内部にある部分は上がった ダイバッド22の第1の表面23よりも低い水平面内に

【0049】図5の切り難しずみのリートさりの各々は

み、リート30の第2の表面32の懸弁の水平部分およ ひ下側パッケージ表面56に対し傾斜角8を成すように 曲げてある。角度hetaは約 $1.5^\circ$  乃至 $7.0^\circ$  の範囲に設定 てきる。図示のとおり、リート30の第2の表面32の 上向き曲げ終旗部35は露出している。リート30のこ の曲げ終端部35の長さはパッケーン側面55から例え ばり、15ミリメートルであるが、用途に応じてこの数 値は変えることができる。その故鏡範囲は秦ミリメート ルから約0.50ミリノートルである。

【0050】図5のリード30の曲げ終端部35の上向 きの曲げ都は工程6においてパッケーン50をリートフ レーム20からパンチ操作で切り離すスタンピングマシ ンで形成できる。代替の実施例(図示してない)では、 リード30の終端部35をバッケーン側面55に接触す るように、すなわら角度食を水平面とデーバー付きバッ ケージ側面ちちとの成す角度と寄しくするように曲け る。さちにもう一つの代替実施例(図示してない)で は 図1の工程6で、リート30の切断端がパッケージ 側面も5から慎方向にはみ出さないようにパッケーシ側 面55でリード30を切断する。

【() () 5 1 】代替の実施例(図示してない)では リー F30の切離しずみ端部35をパッケージ側面55から 水平面内で構方向にはみ出させる。すなわち、切離しず みの推制35を図5の場合のように曲げるのでなく、角 度θが特度に等しくなるようにリート3(1の残争の部分) と同じ水平面内で構方向に延ばすのである。上記工程6 で据を用いた場合にそのようなパッケージが得られる。 工程6に配を用いた場合は、必要に応じて曲げ工程を別 に追加して図5の形状の上向き曲げを形成する。\_\_

【0052】図6において 半田パンプ57をパッケー ジ5 ()と印刷配収基板(図示してない)との間に付着さ せる。半田パンプ57はリート30の第2の表面32に 接触し、リート30の曲げ推卸35を買っている。

【1) () 5.3】代替の実施例(図示してない)では、ダイ パット22の露出した第2の表面24を半田ペーストな とで印刷配接着板に導電的に接続してバッケーン冷却に 値える。この冷却は熱伝導により行われる。

【1) 0.5.4 】図7は図5のパッケージ50の下側売面5 6を示す。パッケージ50の第2の表面56はタイパッ 40 122の第2の表面24と 切断ずみのリート30の第 2の表面32と、硬化すみのエンキャプスレーションは、 とから成る。リード30の第2の表面36は長方形の回 縁を有する。リート30の切解しずみ終端部35は下側 表面56の幅からわずかに延びている。第2の表面30 は用途によって円形その他の多様な形状と寸法にするこ とかできる。ダイパット22の第2の表面24は長方形 の風縁を有するが、それ以外の形状にすることもでき

【0.055】図7では、リートさりの第2の表面32を パッケージ側面もちから横に延びる切断論部でもを含し、効しパッケージをロジ下側表面もそご確治いに整列配置して

ある。リート3 ()の切離しずみの特権部3.5 は下側表面 56の囲縁から少し延びている。図8は代替的パッケー ジ61)の下側外表面61を示す。図8では、切除しずみ リード63の露出した長方形の第2の表面64(図9) をパッケージ61)の下側表面61の塩の少し内側で一列 に並べてある。これら第2の表面64はパッケーン6() の下側表面の風媒から例えば約0、05ミリノートルの 位置に配置するが、この数値は用途によって変わる。代 着の実施例(団示してない)では、第2の表面64は長 を形成する。

[0056] 図9は図8のパッケージ60を製造するた めのリードフレーム62のダイバッド22およびリート 63のダムバー29の内側で見た断面図である。図9の リードフレーム62は図2 および図3のリートフレーム 20とほぼ同じであり、リート63の垂直方向に凹ませ た下側表面の配列、数および位置を除いてリードフレー 420と同じ方法で製造する。したがって、宣復説明は 省略する。

リード63はほぼ平面状の第1の表面31と同様にほぼ 平面状の反対側の第2の表面64とを含む。第2の表面 64はパッケージの外部コンタクトとして作用する。し かし、図2および図3のリードフレーム20の第2の表 面の場合と異なり、図9のリート63の第2の表面64 はダムバー29(図2)のすぐ内側またはすぐ近傍には 位置せず、リード63の第3の表面668よび第4の表 面65の間でダイパッド24により近く位置している。 第3の表面66と第4の表面65は第1の表面3-1と反 対側にあり、ほぼ平面状であり、同一平面内にあり、リ ード63の第2の表面64から深さ「H1」だけ垂直方 向に凹んでいる(すなわち 垂底方向には第2の長面3 1と第2の表面64との間にある)。第4の表面65は 横方向にはダムバー29 (図示してないが図2の場合と 同じ) と第2の表面64との間にあり、第3の表面66 は第2の表面64とダイパット22との間にある。

[0058] 図8ねよび図9のリード63の第2の表面 64の国縁は多様なパッケージ外部技術を容易にするよ うに多様な形状にすることがてきる。例えば、この類2 の表面6.4 は図8の場合のように長方形の蜘蛛を備える。40 形状にすることができ、また円形の周線を備える形状に することもできる。

【0059】図10は図8のパッケーン60の断面図で ある。図10のバッケージは図1の処理に従い 図9の リードフレームを用いて製造する。図示のとおり 第4 の表面65はパッケージ側面55に隣接し、第2の表面 はパッケージ61)の下側表面61の周線線から所定距離 だけ内側にある。

【0060】図をおよむ図1のにおいて、バッケーシ本 体を形成するエンキャプスレーション材がリートのグをした。ほうでの下側表面89とダイバット72の第1の表面8

その第2の表面64を除さ全部覆っている。すなわら、 リート63の第3の表面66および第4の表面65はエ ンキャプスレーション材で覆われておりしたがってパッ ケージ内部にある。リードの切断端部がパッケージ側面 から延びている代替の実施例(例えば図5)では、エン キャプスレーンラン材はパッケージ側面から延びたりー 1切断部を覆っていない。

18

【()()61】図1】は図1の方法で製造可能なこの発明 によるもう一つのパッケージの断面図である。図し1は 方形でなく円形の周線を有し、相互接続用半田球ラント 10 図12の機11-11で見た断菌を示す。ダイ52を情 用のエポキシダイ接着剤87によりダイパット72の上 側の第1の表面82に付着させてある。ダイ52はダイ パッド72の風棒部を越え またパッケージ70のリー 172の上側の常1の表面76を越えて延ひている。し たがって、パッケージ70の大きさはチップの大きさと ほば同じにある。ダイ52の側面52Aとパッケージ側 面17との間の距離はポンディングワイヤのある側では 約0、6ミリメートルほどにすぎない。代替の実施例 (図示してない) では、ダイ53はダイパッド72の周 [0057] 図2のリード30の場合と同様に、図9の 20 様を極えて延びるが、リート73を極えて延びることは ない。もう一つの代替の実統例(図示してない)(すな わちホンティングワイヤがダイの4辺全部になく2辺だ けにある実施例では、ポンティングワイヤの接続のない ダイ側面52Aとパッケージ辺との間の距離はごく小さ くり、1ミリメートルほどである。

[0062] 図11には四つのリード73が示してあ る。二つの内側のリード73の長さの一部だけがこの図 には示してある。これら内側のリードが図13のリート --- フレーム7-1 で示すとおり検方向曲げを含み、それらが 30 二つの外側リート73の後方にあるからである。

【0063】図11において、短いポンティンクワイヤ 77がダイちちの上のポンティングパット53の各々と リートで3の上側の第1の平面でもとの間に接続してお る。ポンティンクワイヤ7.7の第1の表面7.6への接続 はリート73の第1の486でパッケーシ側面79に隣 後して行う。

【0064】図11のパッケージ70はボールグリット アレーバッケージであるが ラントグリップアレー(し GA)パッケージも可能である。図12に示すとおり 相互接続用半田球で8のアレーをバッケージで0の下側 外面80に形成する。したかって、互いに異なるリート さての第2の表面で4とパッケーシ側面で9との間の距 雌は変わり得る(図12多頭)。

[0065]四11のパッケーシ本体を1はモールトし たエンキャプスレーション村で形成するが、これ以外の エンキャプスレーション方法も可能である。図1の工程 4の麒麟中に、ダイち2の下側表面89とリート73の **第1の表面との間をエンキャプスレーンョン目が進た** す。非導電性(すなわら絶縁性)の結若材エホキンをで

2との間に入れ ダイち2をダイパット72に付着さ せ、ダイ52をリード73の第1の表面76の上に間隔 を構てて保持する。また ダイ52がリード73を越え て延びている場合は、追加の絶縁性エポキシ87をダイ -55の下側表面89とリート73の年1の表面76との 間に入れ、ダイ55とリート73との間に間隙を設け

【0.066】図11のリート73の番片はほぼ平面状の 第1の表面76を有する。第1の表面76の反対側には 前様にほぼ平面状の第2の表面74および第3の表面7 10 5がある。第2の表面74は各リード73の第1の28 6と反対の第2の485にある。これと対称的に「図6 のパッケージ5 ()のリード3 ()の第2の表面32の位置 および図8のバッケージ60のリート63の第2の表面 64の位配はそれぞれのパッケージの下側外面の風味上 またはその近傍にある。

[0067] 図11において、各リート73の第3の表 面75はリード73の第2の表面74に隣接しその第2 の表面7.4から深さ「Hl」だけ垂直方向に凹んでい る。この第3の表面75は垂直方向には第1の表面76 20 3のいくつかはダムバー29から第2のリート作85 と第2の表面74との間にあり、上述のとおり図3およ び図5のリード3(1の第3の表面33と同じ部分エッチ ング処理で形成する。図示のとおり、 エンキャプスレー ション材が第3の表面75を覆い、リート73がパッケ ージ本体81から垂直方向に引っ張られるのを防いてい る。エンキャプスレーション材はリート73の第2の表 面を覆っていない。

【0068】図11のパッケージ70の第パット72は ほぼ平面状の第1の表面82を有する。第1の表面82-様のほぼ平面状の第3の表面84とかある。第3の表面 84は第2の表面83を取り囲みその表面83から深さ 『H1』だけ垂直方向に凹んでいる。 ダイパット72の 第1の表面82はリード73の第1の表面76と同じれ 平面内にある。

【0069】図11のダイバッド72の第3の芸面84 は金直方向には第1の表面82と第2の表面83との間 にあり、図3および図5のダイパッド22の第3の表面 23と同じ部分エッチング処理で形成する。図11に示 すとおり、エンキャプスレーション村かタイパット72~40 の第3の表面84を覆い。タイパット72か叠直方向に パッケージ本体81から引っ張られるのを防いている。 エンキャプスレーション付はダイバット72の第2の表 面を描っていない。パッケージ冷却を容易にするため に、ダイパッド72の第2の表面83を半田計または同 等の媒体で外部の印刷配線芒板に接続することもでき る。代替的に「ダイパッド72を図1の工程4で上側に 放けて、ダイバッド72をエンキャプスレーション材で 覆いパッケージ本体81の内部に取り込むこともてき る。その場合は、リートで3の第1の表面でもはダイバー切りでも形成するリートでレームで1の動は変更できる。例

ット72の第1の表面82の下に位置つけられる。 【0070】図12は図11のパッケージ70の下側外 面81)をリード73の第2の表面74に半田球を配置す る前の状態で示した平面図である。図示のとおり 第2 の表面7.4 は円形でありアレー状に配置されている。リ ート73の第3の表面75はこの図では見えない。ずな わち 第3の表面75はエンキャプスレーション村で蔵 われ、したがってパッケージ本体81の内部にあるから である。金属の角板88を下側表面80の四つの角の各 っに配置する。

[1) () 7 1 ] 図 1 3 は図 1 1 および図 1 2 のパッケージ 71)の製造に着したリードフレーム71の平面図であ る。図2の長方形のダイバッド22と異なり、図13の ダイバット72はダムバー29の互いに平行な二つの辺 に接続された分割型条片である。ダイバット72は四つ の長方形部分7.2を含み これら四つの部分をバッケー ジ治却のために印創配線芸板に半田珠で接続する。

【0072】図13のリート73は用途に応じて多様な 形状および長さにできる。より詳細にいうと、リードで (図11) における円形の第2の表面74に至る原延部 で慎方向に真っ直ぐである。またそれらリート73の他 のいくつかはダムバー29と第2のリート鎌85(図1 1) における年2の表面74との間で一つ以上の損方向 曲げ部を有する。リードフレーム71の各角部における 二つのリート73は同一のリート雑86に接続してある が、これは必須ではない。代替の実施例(図示してな い)では、リード73にエンキャプスレーション村との 格み合せのためのアンカー耳部を設ける。図1の工程6 の反対側には、同様にほぼ平面状の第2の表面83と周 30 において、各リート73を図13のダムバー29の内側 てリードフレーム71から切り繋す。この切断はダムバ -2.9の内側で、リートフレーム7.1の図1.3の線A-A B-B、C-CおよびD-Dにおける全層製色部件 88の種の外側で行う。

【10073】上述のバッケージ、リートフレーム 組立 て方法などには、この明細書に益づさ多数の変形が可能 であることは当業者に明らかであろう。例えば「四14 は、複数のパッケージを図5、図10または図11に従 って同時並行的に製造する代替組立て方法の違れ図であ る。図14の基本的工程は図1の場合と同じてあり、し たかって、各工程の詳細な説明は不要であるう。図1の 処理と図14の処理との差は複数パッケーシの同時並行 製造を可能にするようにする工程が改変されていること たけである。図14の処理は工程1においてリートでも ーム20、62 71などの複数のリートフレームを一 つの金属条片シート上にマトリクスの形でエッチングに より近後形成することによって可能になる。

(1) 0 7 4 ) 図 ) 5 は全属条片 9 0 上の ) 2 個の リート アレームで1のマトリウスを示す。条片90にエッチン えば 条片91に36個または64個のリートフレーム
91をエッチングで形成できる。リートフレーム91
は、上述の2段階エッチング手法または2段階職送りスタンピングおよび化学エッチング手法を用いて、条片9()に同時並行的にエッチングで形成したものである。図15の形状については、図14の工程4を上述のとおり慣用のモールト手法を用いて行い、条片9()の各リートフレーム71上の個々のパッケージ本体81を形成てきる。すなわち、型は各ダイに対して個々の型空間を備え、図4の場合と同様に個々の不完全なパッケージのア 10レーを形成する。工程6はパンチまたは能を用いて個々のパッケージを条片9()から切断する。

【0075】図16は8個のリードフレーム20(図 2) の二つのマトリクスをエッチングにより形成する代 替の条片93を示す。図14の工程4の期間中に個々の パッケージをモールトする代わりに こつのマトリクス の各々のリートフレーム20全体にわたってエンキャブ スレーション村の1プロックを建布する。 これらエンキ ャプスレーション材のプロックは、図16のリードフレ ーム20の各マトリクスの腐敗にHYSOL4451後 20 着胡ピーズをまず虚布することによって行う。ピーズ硬 化ののち、HYSOL4450液状エンキャプスレーシ ョン村またはその同等品をピーズ内に低布し、各ダイ5 2およびダム内側の加工中のバッケージ50をエンキャ プスレーション材で覆うようにする。次に、エンキャブ スレーション材を加熱などにより硬化させ、リードフレ ーム20の二つのマトリクスの各々の上にエンキャプス レーション材の連続したプロックを形成する。図14の 工程6では、18個の制々のパッケージ50を二つの条片。 93の各々から切り離すのに鋸を用いる。工程6はリー ドフレーム20とダイパッド22とリード30との間を 切断する。また 工程6は直交状パッケージ側面を形成 するようにエンキャプスレーション材を切断する。

【0076】この発明の実施例の上述の説明は例示のためのものであって限定を意図するものではない。この明 細書から、上記以外の実施例が当業者には目明である

#### 【図画の簡単な説明】

- 【図】】パッケージ製造方法の流れ図。
- 【図2】 パッケージ製造に用いるリートフレームの平面図。
- 【図3】図2の練3~3でダムパーの内側を見たタイパ

ットおよびリートの断面図。

【図4】図2のリートフレームのモールトしたエンキャプスレーション特によるダイ付着およびエンキャプスレーション後の斜切記。

【図5】 パッケ・ン完成品。すなわちパッケーン本体を モールドしてパンチによりリートフレームから分離した パッケージ完成品の断面図。

【図6】リードの露出部分に半田パンプを付着させたわ との図5のパッケージの断面図。

」 【図7】図5のパッケージ下側表面の平面図。

【図8】代替パッケージの下側表面の平面図。

【図9】図8のパッケージの製造のためのダイパットおよびリードのダムパーの内側で見た断面図。

【図10】図8のパッケージの断面図。

【図 】】 ダイがダイバット周辺から横方向にリートの 長さの一部を絶えてはお出して延びている代替的バッケーンの断面図。

【図12】相互接続用半田球を備えない図12のバッケージの下側表面の平面図。

(図13)図11および図12のパッケージの製造のためのリードフレームの平面図。

【図】4】複数のパッケージを同時並行的に製造する方法の成れ図。

【図15】全属条片のエッチングで形成した6個のリー トフレームの二つのマトリクスの平面図。

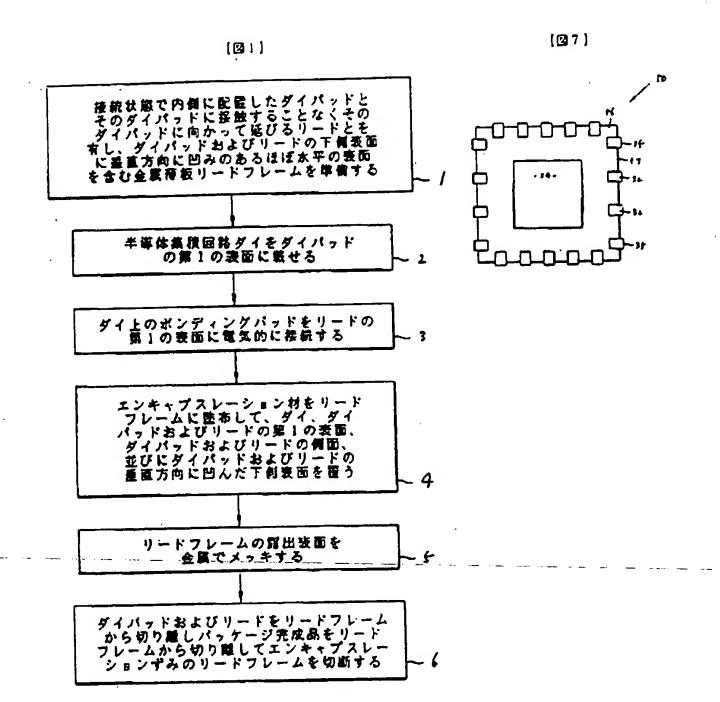
【図 16 】金属条片のエッチングで形成した8個のリートフレームの二つのマトリクスの平面図。

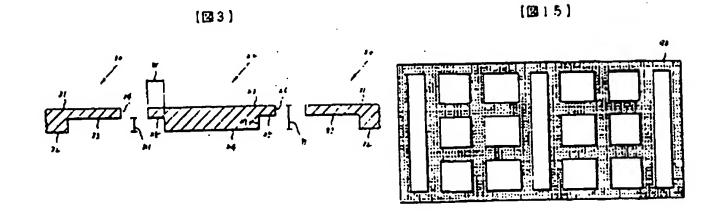
#### 【行号の説明】

	【行号の説明】			
	20_	リードフレーム	2 1	タイパー
30	22	ダイパッド	23	第1の表面
	24	第2の表面	2.5	第3の表面
	26	第1の直交側面	27	第2の直交側面
	3 2	接托物	29	ダムバー
	3.0	リート	3 1	第1の表面
	32	第2の長面	33	第3の表面
	3.4	リート先権	3.5	曲げ体部
	36	アンカー耳部	50,	60 70 1195-
	<u>ن</u> .			
	5.1	パッケージ本体	5.2	タイ
41)	5.3	ボンティングパッ	F 5 4	ポンティングワイヤ

55 側面56 下側表面

78 半田圩

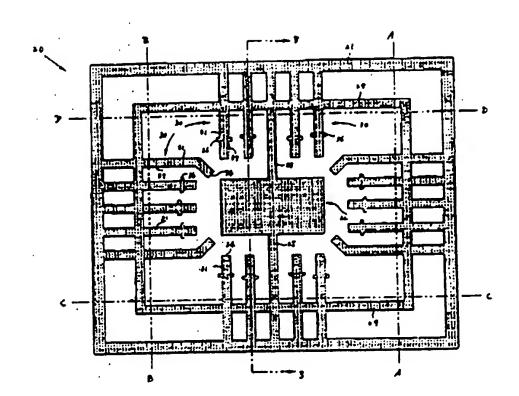


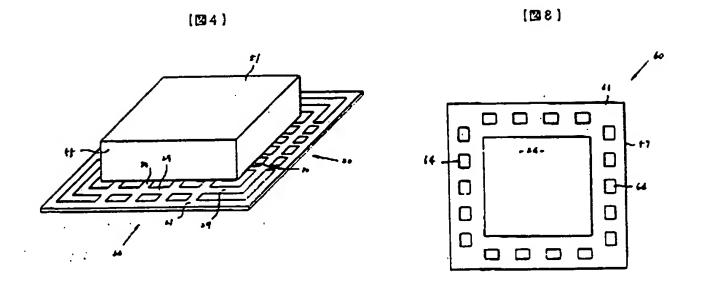


特闘2000-150765

(14)

[2]2]

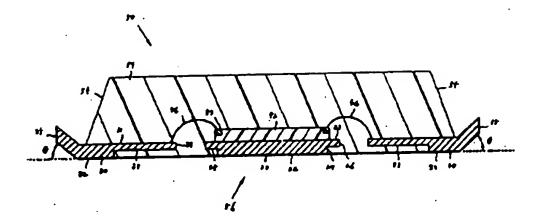




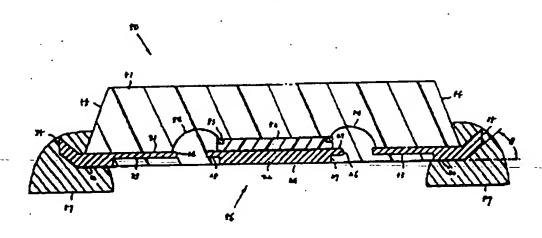
(15)

特別2000-150765

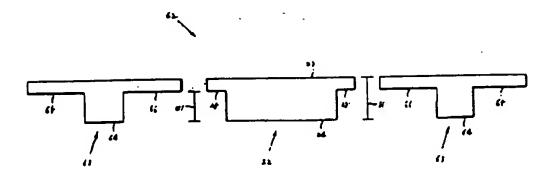
**(25)** 



**(26)** 



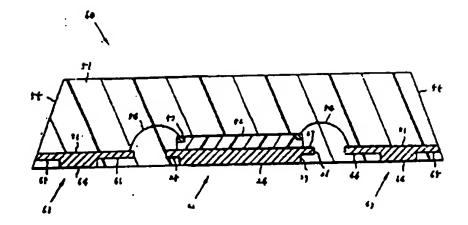
[29]



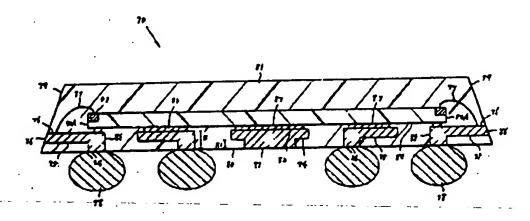
(16)

特階2000-150765

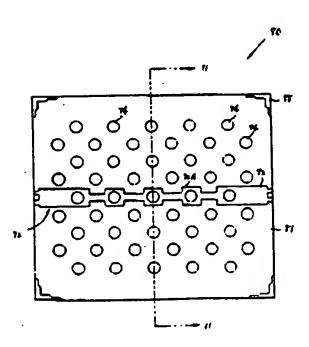
[210]



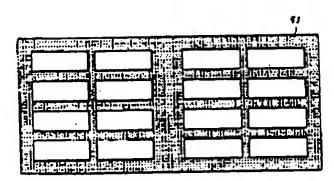
(211)



[212]



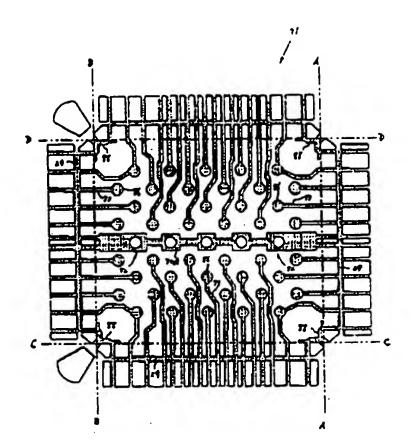
[216]



特防2000-150765

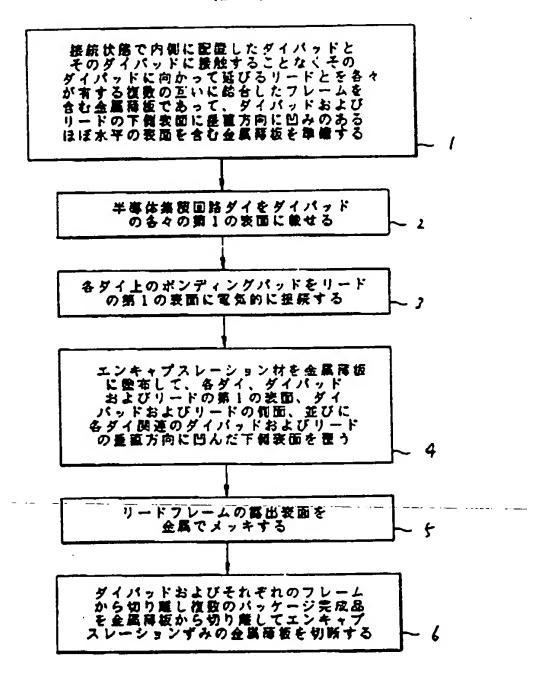
[213]

(17)



3/3/03 9 38 4

(214)



#### プロントページの続き

(72)発明者 トーマス ビー、グレン アメリカ台衆国 アリソナ州 85233 キ ルハート、サウス クラウン キー コー ト 1001

(72)発明者 スコット ジェイ、ジュウラー アメリカ台衆国 アリソナ州 85296 キ ルバート、イースト アラヒアン コート 1436 (元)発明者 ディクラッド ロマン アメリカ合衆国 アリソナ州 85084 デ ンブル、ウェスト パロミーン トライフ

(元)発明者 シェイ、エッチ、イー 校園 ソウル、カンドレーク、アムサート ン コントンアパートメント 7 - 202

iffh waman that the An this---

(19)

特別2000-150765

(72)発明者 ディー、エッチ、ムシ映図 ソウル、クッンジンーク、クンジャードン 465-7

3/3/03 9 38 All